

アダプター:ADP-N1 データシート



目次

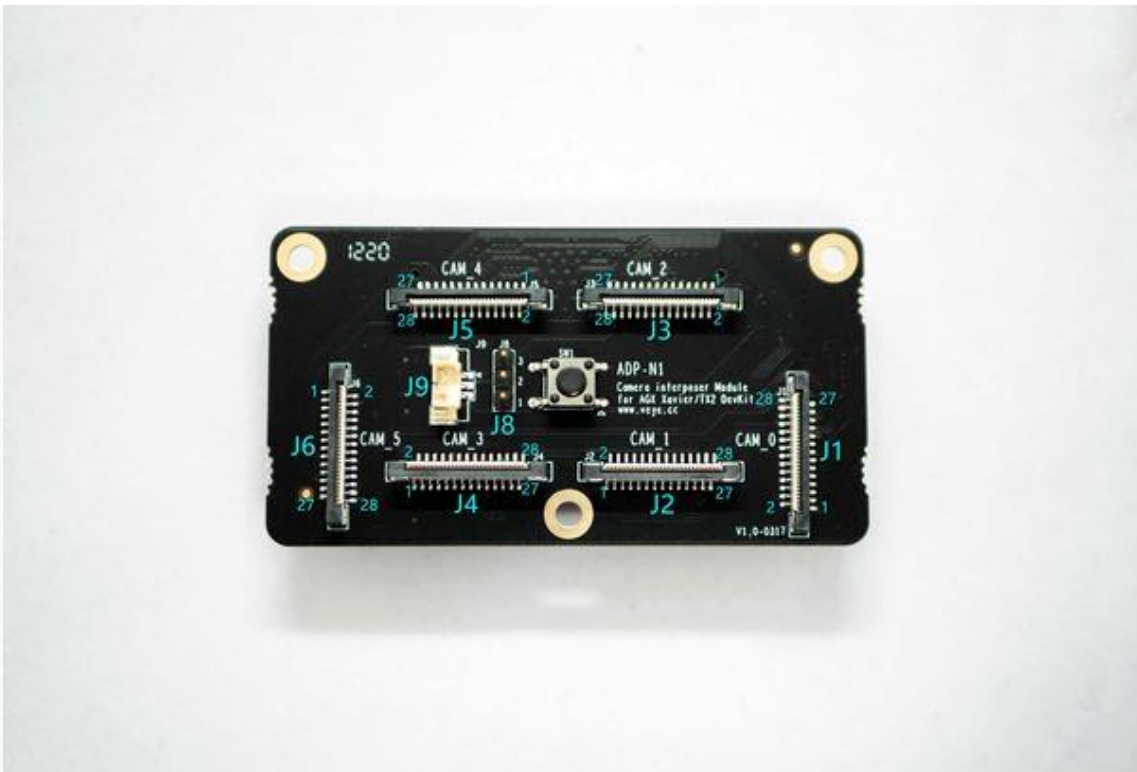
- 1 製品紹介
- 2 製品写真
- 3 アダプターボードピンリスト
- 4 アダプターボード寸法

1 製品紹介

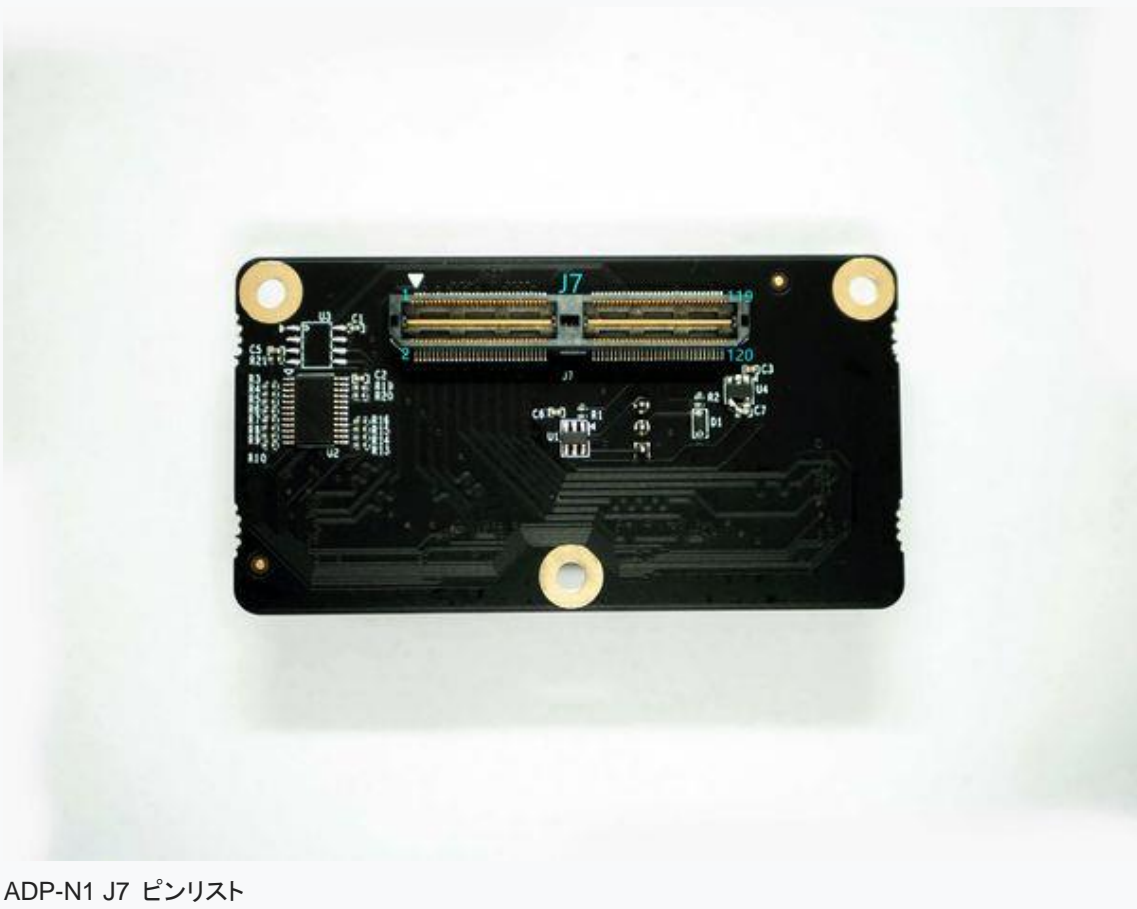
ADP-N1 は、NVIDIA Jetson AGX Xavier & TX2 DevKit 用のカメラ・インターポーターモジュールです。

2 製品写真

型番	正面写真	背面写真	FFC ケーブル	スケッチマップ
ADP-N1	 ADP-N1-T	 ADP-N1-B	 FFC28-05-3050-200-A	 SKETCH MAP



ADP-N1 J1/J2/J3/J4/J5/J6 ピンリスト



ADP-N1 J7 ピンリスト

3 アダプターボード ピンリスト

J8:機能ジャンパー		
ピン番号	名称	注記
1	CAM_VSYNC	J7-86 ピンと内部接続、レベルシフタ経由(3.3V から 1.8V へ)
2	COM	3.3V へ内部でプルアップ、Rpu=1.5K Ω
3	Ext Trigger In	J9-1 ピンと内部接続

J9		
ピン番号	名称	注記
1	Ext Trigger In	J8-3 ピンと内部接続
2	GND	
3	NC	

8,J9,SW1 機能仕様	
J8 ジャンパーのステータス	注記
J8-1 と J8-2 を短接続	J7-86(CAM_VSYNC) をトリガーのソースとして選択。TX2 プラットフォームと相互接続の場合のみ可能。
J8-2 と J8-3 を短接続	J9-1(Ext Trigger In)をトリガーソースとして選択 SW1 は、外部トリガー信号のシミュレート进行测试するために使用される。 J9-3 と内部接続。

J1 / J2 / J3 / J4 / J5 / J6

ピン 番号	J1		J2		J3		J4		J5		J6	
	名称	注記	名称	注記	名称	注記	名称	注記	名称	注記	名称	注記
1	GND		GND		GND		GND		GND		GND	
2	NC		NC		NC		NC		NC		NC	
3	NC		NC		NC		NC		NC		NC	
4	GND		GND		GND		GND		GND		GND	
5	NC		NC		NC		NC		NC		NC	
6	NC		NC		NC		NC		NC		NC	
7	GND		GND		GND		GND		GND		GND	
8	CSI_A_CL K_P		CSI_B_CL K_P		CSI_C_CL K_P		CSI_D_CL K_P		CSI_E_CL K_P		CSI_F_CL K_P	
9	CSI_A_CL K_N		CSI_B_CL K_N		CSI_C_CL K_N		CSI_D_CL K_N		CSI_E_CL K_N		CSI_F_CL K_N	

1 0	GND		GND		GND		GND		GND		GND	
1 1	CSI_A_D1 _P		CSI_B_D1 _P		CSI_C_D1 _P		CSI_D_D1 _P		CSI_E_D1 _P		CSI_F_D1 _P	
1 2	CSI_A_D1 _N		CSI_B_D1 _N		CSI_C_D1 _N		CSI_D_D1 _N		CSI_E_D1 _N		CSI_F_D1 _N	
1 3	GND		GND		GND		GND		GND		GND	
1 4	CSI_A_D0 _P		CSI_B_D0 _P		CSI_C_D0 _P		CSI_D_D0 _P		CSI_E_D0 _P		CSI_F_D0 _P	
1 5	CSI_A_D0 _N		CSI_B_D0 _N		CSI_C_D0 _N		CSI_D_D0 _N		CSI_E_D0 _N		CSI_F_D0 _N	
1 6	GND		GND		GND		GND		GND		GND	
1 7	NC		NC		NC		NC		NC		NC	
1 8	RESERVE	NC	RESERVE	NC	RESERVE	NC	RESERVE	NC	RESERVE	NC	RESERVE	NC
1 9	GND		GND		GND		GND		GND		GND	

20	SCL0	3.3 V Level	SCL1	3.3 V Level	SCL2	3.3 V Level	SCL3	3.3 V Level	SCL4	3.3 V Level	SCL5	3.3 V Level
21	SDA0	3.3 V Level	SDA1	3.3 V Level	SDA2	3.3 V Level	SDA3	3.3 V Level	SDA4	3.3 V Level	SDA5	3.3 V Level
22	GND		GND		GND		GND		GND		GND	
23	Sync0		Sync0		Sync0		Sync0		Sync0		Sync0	
24	Sync1		Sync1		Sync1		Sync1		Sync1		Sync1	
25	VDD_3V3 _SLP	PW R OUT	VDD_3V3 _SLP	PW R OUT	VDD_3V3 _SLP	PW R OUT	VDD_3V3 _SLP	PW R OUT	VDD_3V3 _SLP	PW R OUT	VDD_3V3 _SLP	PW R OUT
26	VDD_3V3 _SLP	PW R OUT	VDD_3V3 _SLP	PW R OUT	VDD_3V3 _SLP	PW R OUT	VDD_3V3 _SLP	PW R OUT	VDD_3V3 _SLP	PW R OUT	VDD_3V3 _SLP	PW R OUT

2	VDD_3V3	PW	VDD_3V3	PW	VDD_3V3	PW	VDD_3V3	PW	VDD_3V3	PW	VDD_3V3	PW
7	_SLP	ROUT	_SLP	ROUT	_SLP	ROUT	_SLP	ROUT	_SLP	ROUT	_SLP	ROUT
2	GND		GND		GND		GND		GND		GND	
8												

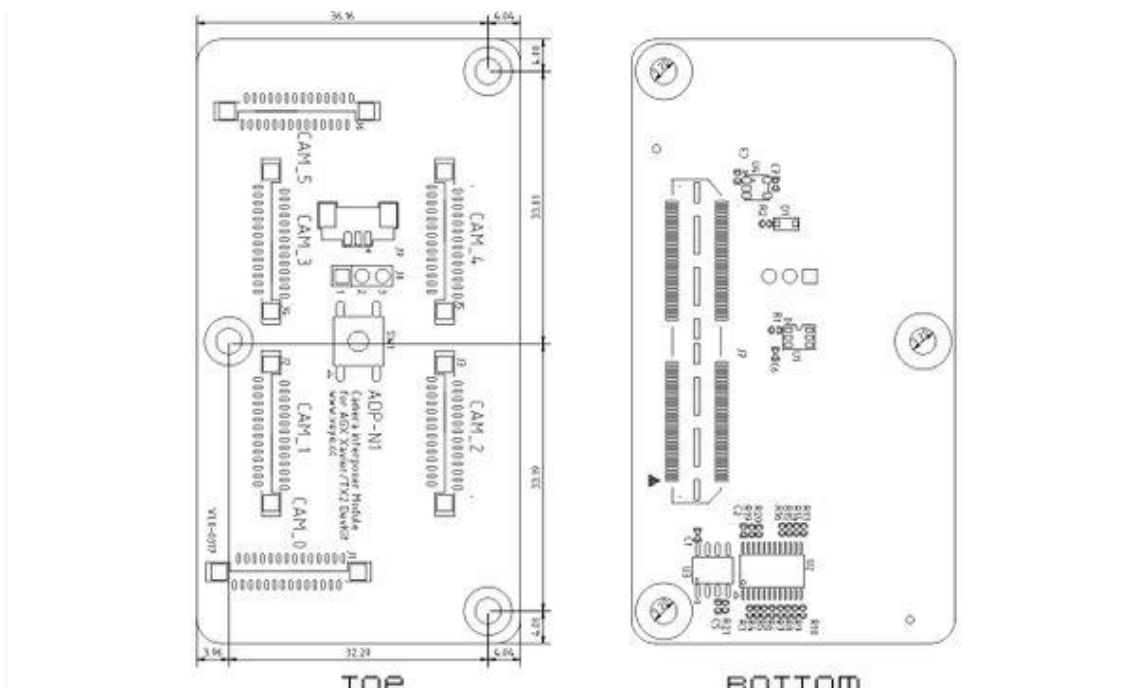
J7

ピン 番号.	名称	注 記	ピン 番号 .	名称	注 記	ピン 番号.	名称	注記	ピン 番号.	名称	注 記
1	CSLA_D0_P		31	CSLC_D1_P		61	NC		91	NC	
2	CSLB_D0_P		32	CSLD_D1_P		62	NC		92	NC	
3	CSLA_D0_N		33	CSLC_D1_N		63	NC		93	NC	
4	CSLB_D0_N		34	CSLD_D1_N		64	NC		94	NC	
5	GND		35	GND		65	NC		95	NC	
6	GND		36	GND		66	NC		96	NC	
7	CSLA_CLK_P		37	CSLE_D0_P		67	NC		97	NC	
8	CSLB_CLK_P		38	CSLF_D0_P		68	NC		98	NC	
9	CSLA_CLK_N		39	CSLE_D0_N		69	GND		99	GND	
10	CSLB_CLK_N		40	CSLF_D0_N		70	GND		100	GND	

11	GND		41	GND		71	NC		101	NC	
12	GND		42	GND		72	NC		102	NC	
13	CSLA_D1_P		43	CSLE_CLK_P		73	NC		103	NC	
14	CSLB_D1_P		44	CSIF_CLK_P		74	NC		104	NC	
15	CSLA_D1_N		45	CSLE_CLK_N		75	CAM_I2C_SCL	1.8V レベル	105	NC	
16	CSLB_D1_N		46	CSIF_CLK_N		76	NC		106	NC	
17	GND		47	GND		77	CAM_I2C_SDA	1.8V レベル	107	NC	
18	GND		48	GND		78	NC		108	VDD_3V3_SLP	PWR
19	CSLC_D0_P		49	CSLE_D1_P		79	GND		109	VDD_5V0_IO_SYS	PWR
20	CSLD_D0_P		50	CSIF_D1_P		80	GND		110	VDD_3V3_SLP	PWR
21	CSLC_D0_N		51	CSLE_D1_N		81	NC		111	NC	
22	CSLD_D0_N		52	CSIF_D1_N		82	NC		112	NC	
23	GND		53	GND		83	NC		113	NC	

24	GND		54	GND		84	VDD_3V3_SLP	PWR	114	NC	
25	CSLC_CLK_P		55	NC		85	NC		115	GND	
26	CSLD_CLK_P		56	NC		86	CAM_VSYNC	RESERVE	116	GND	
27	CSLC_CLK_N		57	NC		87	NC		117	NC	
28	CSLD_CLK_N		58	NC		88	NC		118	VDD_5V0_IO_SYS	PWR
29	GND		59	NC		89	NC		119	NC	
30	GND		60	NC		90	NC		120	VDD_5V0_IO_SYS	PWR

4 アダプタボード寸法



ADP-N1 CAD / unit:mm

[Download dwg file here](#)